

 <b>UNIVERSIDADE FEDERAL DE VIÇOSA</b> <b>CAMPUS FLORESTAL</b>	<b>Nº:</b>	
	<b>FOLHA:</b>	<b>RUBRICA:</b>

**PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA**  
**CURSOS TÉCNICOS**

Observações importantes:

1. Disciplinas podem conter carga horária teórica e prática e estas devem estar separadas no programa analítico.
2. A EMENTA DE UMA DISCIPLINA, POR DEFINIÇÃO, É O CONJUNTO DOS TÓPICOS LISTADOS, COMO COMPONENTES A SEREM LECIONADOS EM SUA PARTE TEÓRICA.
3. Informar referências bibliográficas básicas e complementares.
4. Pré-Requisitos e co-requisitos podem ser dados em uma fórmula contendo os conectivos “e” e “ou”, usando-se parênteses para evitar ambiguidade de interpretação, por exemplo (CFA201 ou CFA210) e (CFA100 ou CFA103 ou CFA201).
5. Use somente a tecla **TAB** (ou tecla de parágrafo) para caminhar nos campos dos itens **1. IDENTIFICAÇÃO** e **3. OFERECIMENTO AOS CURSOS**.
6. Use a tecla **ENTER** para incluir novas linhas nos itens **4. UNIDADES E ASSUNTOS** e **REFERENCIAS BIBLIOGRÁFICAS**.
7. O plano analítico deve conter, de forma discriminada, o número de aulas dedicadas a cada tópico, teóricos e práticos, dos conteúdos. Favor observar tabela abaixo:

Carga horária Semestral	Nº de aula por Semanal	Nº de aula por Semestral
16:40:00	1	20
33:20:00	2	40
50:00:00	3	60
66:40:00	4	80
83:20:00	5	100
100:00:00	6	120

**APROVADO PELO DEPARTAMENTO:**

\_\_\_\_\_ REUNIÃO, DE \_\_\_\_/\_\_\_\_/\_\_\_\_.

ATA N.º \_\_\_\_/\_\_\_\_.

**APROVADO PELA CÂMARA DE ENSINO:**

\_\_\_\_\_ REUNIÃO, DE \_\_\_\_/\_\_\_\_/\_\_\_\_.

ATA N.º \_\_\_\_/\_\_\_\_.



 <b>UNIVERSIDADE FEDERAL DE VIÇOSA</b> <b>CAMPUS FLORESTAL</b>	<b>Nº:</b>	
	<b>FOLHA:</b>	<b>RUBRICA:</b>

**PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA**  
**CURSOS TÉCNICOS**

--	--	--

<b>DISCIPLINA: Eletrônica Analógica II</b>	<b>ELN 030</b>
--	----------------

**UNIDADES E ASSUNTOS**

<b>AULAS TEÓRICAS</b>	<b>Nº DE HORAS/AULA</b>
1. Amplificadores no domínio CA 1.1 Modelagem do transistor TBJ 1.1.1 Modelo re do transistor 1.1.2 Modelo híbrido equivalente 1.1.3 Modelo híbrido equivalente completo 1.2 Analisando circuitos com TBJ 1.3 Modelagem do transistor JFET e MOSFET 1.4 Analisando circuitos com JFET e MOSFET	10
2. Conexão cascata 2.1 Circuito amplificador diferencial	04
3. Introdução ao amplificador operacional 3.1 Amplificador operacional - AMPOP 3.2 Parâmetros do amplificador operacional ideal 3.3 Conceitos de décadas e oitavas	04
4. Configurações do amplificador operacional I 4.1 Realimentação negativa 4.2 Modos de configuração do AMPOP 4.3 Terra virtual e curto-circuito virtual 4.4 Curva de resposta 4.5 Slew rate e saturação 4.6 Frequência de corte e porcentagem de atenuação 4.7 Rise time e overshoot	10
5. Configurações do amplificador operacional II 5.1 Amplificador inversor 5.2 Amplificador não inversor 5.3 Considerações práticas e tensão de offset 5.4 Configuração buffer 5.5 Amplificador somador 5.6 Amplificador somador não inversor 5.7 Amplificador subtrator 5.8 Rejeição de Modo Comum 5.9 Amplificador de instrumentação 5.10 Amplificador inversor generalizado 5.11 Diferenciador prático 5.12 Integrador prático	08
6. Confeção de placas de circuitos 6.1 Principais técnicas de confecção de placas de circuito impresso 6.2 Conhecendo softwares e ferramentas de apoio 6.3 Projeto da placa: silk, corrosão e montagem dos componentes.	04

<b>APROVADO PELO DEPARTAMENTO:</b> _____ REUNIÃO, DE ____/____/____. ATA N.º ____/____.
---

<b>APROVADO PELA CÂMARA DE ENSINO:</b> _____ REUNIÃO, DE ____/____/____. ATA N.º ____/____.
---

 <b>UNIVERSIDADE FEDERAL DE VIÇOSA</b> <b>CAMPUS FLORESTAL</b>	<b>Nº:</b>	
	<b>FOLHA:</b>	<b>RUBRICA:</b>

**PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA**  
**CURSOS TÉCNICOS**

<b>DISCIPLINA:</b> <p align="center"><b>Eletrônica Analógica II</b></p>	<b>CÓDIGO:</b> <p align="center"><b>ELN 030</b></p>
--	--

**REFERÊNCIAS BIBLIOGRÁFICAS**

**LIVRO(S) TEXTO(S)**

- 1- MALVINO, Albert P.; Eletrônica , 4 ed. São Paulo: Editora Pearson Education, Volume 1, 2001.
- 2- BOYLESTAD, Robert L.; Dispositivos Eletrônicos e teoria de Circuitos, 8 ed. São Paulo: Pearson Prentice Hall, 2004.
- 3- TOOLEY, Mike; Circuitos Eletrônicos, Fundamentos e Aplicações, 1 ed. São Paulo: Elsevier, 2007

**OUTRAS REFERÊNCIAS**

- 1- PERTENCE JUNIOR; Amplificadores Operacionais e Filtros Ativos, 7 ed. - São Paulo: Artmed, 2011.
- 2- CAPUANO, Francisco G.; Laboratório de Eletricidade e Eletônica, 24 ed. São Paulo: editora Erica, 2007.
- 3- Notas de aulas, datasheets e manuais de equipamentos.

**APROVADO PELO DEPARTAMENTO:**

\_\_\_\_\_ REUNIÃO, DE \_\_\_\_/\_\_\_\_/\_\_\_\_ .  
 ATA N.º \_\_\_\_/\_\_\_\_ .

**APROVADO PELA CÂMARA DE ENSINO:**

\_\_\_\_\_ REUNIÃO, DE \_\_\_\_/\_\_\_\_/\_\_\_\_ .  
 ATA N.º \_\_\_\_/\_\_\_\_ .