



Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

Observações importantes:

1. Disciplinas podem conter carga horária teórica e prática e estas devem estar separadas no programa analítico.
2. A EMENTA DE UMA DISCIPLINA, POR DEFINIÇÃO, É O CONJUNTO DOS TÓPICOS LISTADOS, COMO COMPONENTES A SEREM LECIONADOS EM SUA PARTE TEÓRICA.
3. Informar referências bibliográficas básicas e complementares.
4. Pré-Requisitos e co-requisitos podem ser dados em uma fórmula contendo os conectivos “e” e “ou”, usando-se parênteses para evitar ambiguidade de interpretação, por exemplo (CFA201 ou CFA210) e (CFA100 ou CFA103 ou CFA201).
5. Use somente a tecla **TAB** (ou tecla de parágrafo) para caminhar nos campos dos itens **1. IDENTIFICAÇÃO** e **3. OFERECIMENTO AOS CURSOS**.
6. Use a tecla **ENTER** para incluir novas linhas nos itens **4. UNIDADES E ASSUNTOS** e **REFERENCIAS BIBLIOGRÁFICAS**.
7. O plano analítico deve conter, de forma discriminada, o número de aulas dedicadas a cada tópico, teóricos e práticos, dos conteúdos. Favor observar tabela abaixo:

Carga horária Semestral	Nº de aula por Semanal	Nº de aula por Semestral
16:40:00	1	20
33:20:00	2	40
50:00:00	3	60
66:40:00	4	80
83:20:00	5	100
100:00:00	6	120

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.



UNIVERSIDADE FEDERAL DE VIÇOSA
CAMPUS FLORESTAL

Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

DISCIPLINA: **Laboratório de Eletrônica Geral** **ELC 043**

UNIDADES E ASSUNTOS

AULAS PRÁTICAS | Nº DE HORAS-AULA:

1	Apresentação da disciplina e laboratório	02
2	Portas lógicas e Álgebra de Boole 2.1 Portas Lógicas elementares 2.2 Tabela verdade 2.3 Expressões lógicas 2.4 Expressões a partir de circuitos lógicos	06
3	Circuitos Lógicos 3.1 Projeto de circuitos combinacionais 3.2 Códigos Digitais (BCD e ASCII) 3.3 Circuitos sequenciais	08
4	Dispositivos semicondutores: Diodos 4.1 A curva característica do diodo 4.2 Circuitos com diodos	04
5	Retificadores não controlados de meia onda e onda completa 5.1 Monofásicos 5.2 Trifásicos	08
6	Transistor Bipolar de Junção 6.1 Polarização do transistor 6.2 Aplicação como chave	06
7	Amplificadores Operacionais 7.1 Configurações básicas	06

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.



UNIVERSIDADE FEDERAL DE VIÇOSA
CAMPUS FLORESTAL

Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

DISCIPLINA:

Laboratório de Eletrônica Geral

CÓDIGO:

ELC 043

REFERÊNCIAS BIBLIOGRÁFICAS

LIVRO(S) TEXTO(S)

- 1- IDOETA, I.; CAPUANO F. G; Elementos de Eletrônica Digital. 40. ed. São Paulo: editora ERICA, 2008.
- 2- MALVINO, Albert P.; Eletronica , 4 ed. São Paulo: Editora Pearson Education, Volume 1, 2001.
- 3- BOYLESTAD, Robert L.; Dispostivos Eletrônicos e teoria de Circuitos, 8 ed. São Paulo: Pearson Prentice Hall, 2004.
- 4- TOOLEY, Mike; Circuitos Eletrônicos, Fundamentos e Aplicações, 1 ed. São Paulo: Elsevier, 2007

OUTRAS REFERÊNCIAS

- 4- CIPELLI, A. M. V.; SANDRINI, W. J.; MARKUS, O.; Teoria e Desenvolvimento de Projetos de Circuitos Eletrônicos. 23. ed. São Paulo: editora ERICA, 2005.
- 5- CAPUANO, Francisco G.; Laboratório de Eletricidade e Eletônica, 24 ed. São Paulo: editora Erica, 2007.
- 6- Notas de aulas, datasheets e manuais de equipamentos.

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.