



Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

Observações importantes:

1. Disciplinas podem conter carga horária teórica e prática e estas devem estar separadas no programa analítico.
2. A EMENTA DE UMA DISCIPLINA, POR DEFINIÇÃO, É O CONJUNTO DOS TÓPICOS LISTADOS, COMO COMPONENTES A SEREM LECIONADOS EM SUA PARTE TEÓRICA.
3. Informar referências bibliográficas básicas e complementares.
4. Pré-Requisitos e co-requisitos podem ser dados em uma fórmula contendo os conectivos “e” e “ou”, usando-se parênteses para evitar ambiguidade de interpretação, por exemplo (CFA201 ou CFA210) e (CFA100 ou CFA103 ou CFA201).
5. Use somente a tecla **TAB** (ou tecla de parágrafo) para caminhar nos campos dos itens **1. IDENTIFICAÇÃO** e **3. OFERECIMENTO AOS CURSOS**.
6. Use a tecla **ENTER** para incluir novas linhas nos itens **4. UNIDADES E ASSUNTOS** e **REFERENCIAS BIBLIOGRÁFICAS**.
7. O plano analítico deve conter, de forma discriminada, o número de aulas dedicadas a cada tópico, teóricos e práticos, dos conteúdos. Favor observar tabela abaixo:

Carga horária Semestral	Nº de aula por Semanal	Nº de aula por Semestral
16:40:00	1	20
33:20:00	2	40
50:00:00	3	60
66:40:00	4	80
83:20:00	5	100
100:00:00	6	120

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.



UNIVERSIDADE FEDERAL DE VIÇOSA
CAMPUS FLORESTAL

Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

DISCIPLINA: **Eletrônica Geral** **ELC 042**

UNIDADES E ASSUNTOS

AULAS TEÓRICAS

Nº DE HORAS-AULA: 80

1	Introdução à Eletrônica 1.1 Breve histórico da eletrônica 1.2 Eletrônica Digital x Eletrônica Analógica	04
2	Sistemas de Numeração 2.1 Sistemas de numeração: Decimal, Binário, Octal e Hexadecimal 2.2 Mudanças de base 2.3 Operações com números binários	10
3	Portas lógicas e Álgebra de Boole 3.1 Portas Lógicas elementares e sua simbologia 3.2 Tabela verdade 3.3 Expressões lógicas 3.4 Postulados e Teoremas da Álgebra de Boole 3.5 Expressões a partir de circuitos lógicos	12
4	Simplificações e projeto de circuitos 4.1 Mapa de Karnaugh para análise de circuitos 4.2 Representação de circuitos após simplificação 4.3 Projeto de circuitos combinacionais 4.4 Códigos Digitais (BCD e ASCII)	12
5	Circuitos Sequenciais 5.1 Latches e Flip-Flops 5.2 Flip Flop tipo JK e D	04
6	Dispositivos semicondutores: Diodos 6.1 A junção PN, o diodo ideal e a curva característica do diodo 6.2 Circuitos com diodo 6.3 Diodo retificador e outros: LED e Zener	08
7	Retificadores não controlados de meia onda e onda completa 7.1 Monofásicos 7.2 Trifásicos	06
8	Transistor Bipolar de Junção 8.1 Estrutura, simbologia e principais características 8.2 Polarização do transistor 8.3 Aplicação como chave	10
9	Amplificadores Operacionais 9.1 Características principais e funcionamento 9.2 Configurações básicas	06
10	Conversores DA e AD 10.1 Conversor DA com amplificador operacional 10.2 Conversor DA com rede R-2R 10.3 Conversor DA com rede R-2R com amplificador 10.4 Conversores Analógico/Digital (AD)	08

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.



UNIVERSIDADE FEDERAL DE VIÇOSA
CAMPUS FLORESTAL

Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

DISCIPLINA:

Eletrônica Geral

CÓDIGO:

ELC 042

REFERÊNCIAS BIBLIOGRÁFICAS

LIVRO(S) TEXTO(S)

- 1- IDOETA, I.; CAPUANO F. G; Elementos de Eletrônica Digital. 40. ed. São Paulo: editora ERICA, 2008.
- 2- MALVINO, Albert P.; Eletronica , 4 ed. São Paulo: Editora Pearson Education, Volume 1, 2001.
- 3- BOYLESTAD, Robert L.; Dispostivos Eletrônicos e teoria de Circuitos, 8 ed. São Paulo: Pearson Prentice Hall, 2004.
- 4- TOOLEY, Mike; Circuitos Eletrônicos, Fundamentos e Aplicações, 1 ed. São Paulo: Elsevier, 2007 .

OUTRAS REFERÊNCIAS

- 4- CIPELLI, A. M. V.; SANDRINI, W. J.; MARKUS, O.; Teoria e Desenvolvimento de Projetos de Circuitos Eletrônicos. 23. ed. São Paulo: editora ERICA, 2005.
- 5- CAPUANO, Francisco G.; Laboratório de Eletricidade e Eletônica, 24 ed. São Paulo: editora Erica, 2007.
- 6- Notas de aulas, datasheets e manuais de equipamentos.

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____ .

ATA N.º ____/____ .

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____ .

ATA N.º ____/____ .