


PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

Observações importantes:

1. Disciplinas podem conter carga horária teórica e prática e estas devem estar separadas no programa analítico.
2. A EMENTA DE UMA DISCIPLINA, POR DEFINIÇÃO, É O CONJUNTO DOS TÓPICOS LISTADOS, COMO COMPONENTES A SEREM LECIONADOS EM SUA PARTE TEÓRICA.
3. Informar referências bibliográficas básicas e complementares.
4. Pré-Requisitos e co-requisitos podem ser dados em uma fórmula contendo os conectivos “e” e “ou”, usando-se parênteses para evitar ambiguidade de interpretação, por exemplo (CFA201 ou CFA210) e (CFA100 ou CFA103 ou CFA201).
5. Use somente a tecla **TAB** (ou tecla de parágrafo) para caminhar nos campos dos itens **1. IDENTIFICAÇÃO** e **3. OFERECIMENTO AOS CURSOS**.
6. Use a tecla **ENTER** para incluir novas linhas nos itens **4. UNIDADES E ASSUNTOS** e **REFERENCIAS BIBLIOGRÁFICAS**.
7. O plano analítico deve conter, de forma discriminada, o número de aulas dedicadas a cada tópico, teóricos e práticos, dos conteúdos. Favor observar tabela abaixo:

Carga horária Semestral	Nº de aula por Semanal	Nº de aula por Semestral
16:40:00	1	20
33:20:00	2	40
50:00:00	3	60
66:40:00	4	80
83:20:00	5	100
100:00:00	6	120

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____.

ATA N.º ____/____.



UNIVERSIDADE FEDERAL DE VIÇOSA
CAMPUS FLORESTAL

Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

--	--	--

DISCIPLINA: **Laboratório de Sistemas Digitais****ELN 043**

UNIDADES E ASSUNTOS

AULAS PRÁTICAS	Nº DE HORAS/AULA
1. Introdução ao laboratório de Eletrônica Digital 1.1. Apresentação de Circuitos Integrados 1.2. Famílias Lógicas TTL e CMOS 1.3. Leitura de Datasheets	02
2. Portas lógicas e álgebra de Boole 2.1. Circuitos Integrados que desempenham funções lógicas 2.2. Circuitos Lógicos equivalentes 2.3. Álgebra de Boole e Teorema de De Morgan 2.4. Mapa de Karnaugh	06
3. Circuitos combinacionais e processamento de dados 3.1. Codificadores 3.2. Decodificadores 3.3. Conversor DA 3.4. Conversor AD 3.5. Multiplexadores 3.6. Demultiplexadores	10
4. Flip Flop 4.1. Flip Flop JK e Flip Flop JK com Preset e Clear 4.2. Flip Flop Mestre-escravo e Flip Flop Mestre –escravo com Preset e Clear 4.3. Flip Flop tipo T e Flip Flop tipo D	04
5. Registradores 5.1. Registrador de entrada série e saída série 5.2. Registrador de deslocamento utilizado como multiplicador	04
6. Contadores 6.1. Contador de década 6.2. Contador gerador de uma seqüência qualquer e Contador em Anel 6.3. Contador de Pulsos 6.4. Contadores Assíncronos Crescente/Decrescente 6.5. Contadores utilizados em circuitos temporizados	10
7. Circuitos Aritméticos 7.1. Somadores 7.2. Subtratores	02
8. Memórias 8.1. Memória EPROM 8.2. Memórias RAM e Flash	02

APROVADO PELO DEPARTAMENTO:

_____, REUNIÃO, DE ____/____/____.

ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____, REUNIÃO, DE ____/____/____.

ATA N.º ____/____.



UNIVERSIDADE FEDERAL DE VIÇOSA
CAMPUS FLORESTAL

Nº:

FOLHA:

RUBRICA:

PROPOSTA DE PROGRAMA ANALÍTICO DE DISCIPLINA
CURSOS TÉCNICOS

DISCIPLINA:

Laboratório de Sistemas Digitais

CÓDIGO:

ELN 043

REFERÊNCIAS BIBLIOGRÁFICAS

LIVRO(S) TEXTO(S)

- 1- TOCCI, R. J.; WIDMER, N. S.; Sistemas Digitais - Princípios e Aplicações. 11. ed. São Paulo: editora Pearson, 2011.
- 2- IDOETA, I.; CAPUANO F. G; Elementos de Eletrônica Digital. 41. ed. São Paulo: editora ERICA, 2012.
- 3- PEDRONI, Volnei A. Eletrônica digital moderna e VHDL . 1.ed. Rio de Janeiro: Elsevier, 2010, 648p.

OUTRAS REFERÊNCIAS

- 1 - BIGNELL, J. W.; DONOVAN, R.; Eletrônica Digital. 5 ed. São Paulo:editora Cengage Learning, 2010.
- 2 - LOURENÇO, A. C.; CRUZ, E. C. A.; FERREIRA, S. R.; JÚNIOR, S. C.; Circuitos Digitais - Estude e Use. 9 ed. São Paulo: editora ERICA, 1996.
- 3 - TANENBAUM, Andrew. Organização Estruturada de Computadores; - 5 ed -São Paulo: Pearson Prentice Hall, 2007
- 4- GARCIA, P. A.; MARTINI, J. S. C.; Eletrônica Digital: Teoria e Laboratório. 1. ed. São Paulo: editora ERICA, 2006.
- 5 - Datasheets de Circuitos Integrados.

APROVADO PELO DEPARTAMENTO:

_____ REUNIÃO, DE ____/____/____.
ATA N.º ____/____.

APROVADO PELA CÂMARA DE ENSINO:

_____ REUNIÃO, DE ____/____/____.
ATA N.º ____/____.